

<<数字逻辑教程>>

图书基本信息

书名：<<数字逻辑教程>>

13位ISBN编号：9787562812937

10位ISBN编号：7562812934

出版时间：2002-8

出版时间：华东理工大

作者：张礼平

页数：261

字数：409000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑教程>>

内容概要

本教材在阐述数字逻辑电路基本概念和原理的基础上，介绍数字系统和计算机的基本理论和方法，重点讨论分析方法和设计方法。

教材共分10章，由逻辑代数，组合逻辑和时序逻辑的分析和设计，中、大规模器件原理及应用和专题--处理器和控制器逻辑设计四部分构成。

本教材可作为计算机类、电子类、自控类及相关专业的教材，也可作为有关专业工程技术人员的参考书。

<<数字逻辑教程>>

书籍目录

1 逻辑代数概论 1.1 逻辑代数 1.2 逻辑函数的建立及描述 1.3 逻辑函数的代数化简法 1.4 逻辑函数的卡诺图化简法 1.5 正逻辑和负逻辑 习题1 2 集成逻辑门 2.1 集成逻辑门的分类 2.2 TTL与非门 2.3 MOS逻辑门电路 习题2 3 组合逻辑电路 3.1 组合逻辑电路的分析 3.2 组合逻辑电路的设计 3.3 组合逻辑电路中的竞争与冒险 习题4 中规模集成组合电路 4.1 概论 4.2 加法器 4.3 编码及编码器 4.4 译码及译码器 4.5 数据选择器 4.6 数据比较器 习题4 5 触发器 5.1 触发器的性质与分类 5.2 时钟触发器的逻辑功能 5.3 时钟触发器的结构形式及触发方式 5.4 触发器的时间参数 习题5 6 同步时序逻辑电路 6.1 概述 6.2 同步时序逻辑电路分析 6.3 同步时序逻辑电路的设计 6.4 不完全给定同步时序逻辑电路 习题6 7 异步时序逻辑电路 7.1 概述 7.2 脉冲型异步时序逻辑电路的分析和设计 7.3 电平型异步时序逻辑电路的分析和设计 7.4 电平型异步时序逻辑电路的竞争和险象 习题7 8 中规模集成时序逻辑电路 8.1 寄存器和锁存器 8.2 移位寄存器 8.3 计数器 习题8 9 可编程逻辑器件 9.1 概述 9.2 只读存储器 9.3 可编程序逻辑阵列 习题10 专题--处理器和控制器逻辑设计 10.1 处理器逻辑设计 10.2 控制器逻辑设计

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>