

<<数字电路基础>>

图书基本信息

书名：<<数字电路基础>>

13位ISBN编号：9787564301927

10位ISBN编号：7564301929

出版时间：2009-2

出版时间：西南交通大学出版社

作者：刘红云 编,邱太俊 编

页数：243

字数：392000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路基础>>

内容概要

本书是通信、电子信息等相关专业的基础课教材，全书共分7章，主要内容有：数字逻辑基础、组合逻辑电路、时序逻辑电路、脉冲信号的产生与变换电路、半导体存储器、数模与模数转换器、PLD和Verilog-HDL简介，各章配有例题、小结及习题。

本书内容丰富、结构合理、实用性强，既可作为通信、电子信息等相关专业的专科、本科教材，也可以作为从事相关专业的技术人员参考书。

本书建议学时为60~80学时。

<<数字电路基础>>

书籍目录

第1章 数字逻辑基础 1.1 绪论 1.1.1 数字电路的基本概念 1.1.2 数字电路的发展趋势与分类
1.2 数制与代码 1.2.1 数制的基本概念 1.2.2 常用进位计数制 1.2.3 数制转换 1.2.4 常用代码 1.2.5 带符号二进制数的表示法- 1.3 逻辑代数基础 1.3.1 逻辑代数的基本运算 1.3.2 常用复合逻辑 1.3.3 正负逻辑 1.4 逻辑代数的基本公式和运算规则 1.4.1 逻辑代数的基本公式 1.4.2 逻辑代数的基本规则 1.5 逻辑函数的描述方法 1.5.1 真值表描述法 1.5.2 逻辑函数表达式描述法 1.5.3 逻辑图描述法 1.5.4 波形图(时序图)描述法 1.6 逻辑函数的化简 1.6.1 化简逻辑函数的意义 1.6.2 逻辑函数的公式化简法 1.6.3 逻辑函数的卡诺图化简法 1.6.4 有关项及无关项的应用 小结 习题一第2章 组合逻辑电路 2.1 集成逻辑门 2.1.1 TTL逻辑门电路 2.1.2 COMS逻辑门电路 2.1.3 集成逻辑门电路的使用 2.2 组合逻辑电路的分析与设计 2.2.1 组合电路分析 2.2.2 组合电路设计 2.3 组合逻辑模块及其应用 2.3.1 编码器 2.3.2 译码器 2.3.3 数据选择器 2.3.4 数值比较器与数据分配器 2.3.5 算术运算电路 2.4 组合逻辑电路中的竞争与冒险 2.4.1 竞争与冒险现象 2.4.2 逻辑险象的识别 2.4.3 逻辑险象的消除方法 小结 习题二第3章 时序逻辑电路 3.1 时序逻辑电路的基本概念 3.1.1 时序逻辑电路的特点 3.1.2 时序逻辑电路的描述方法 3.1.3 时序逻辑电路的分类 3.2 触发器 3.2.1 基本RS触发器 3.2.2 同步RS触发器 3.2.3 集成触发器 3.3 时序逻辑电路的分析方法 3.3.1 同步时序逻辑电路的分析 3.3.2 异步时序逻辑电路的分析 3.4 寄存器 3.4.1 数码寄存器 3.4.2 移位寄存器 3.4.3 集成移位寄存器的应用 3.5 计数器 3.5.1 二进制计数器 3.5.2 非二进制计数器 3.5.3 计数器的应用 3.6 同步时序逻辑电路的设计方法 3.6.1 基于触发器的设计 3.6.2 基于MSI集成芯片的设计 小结 习题三第4章 脉冲信号的产生与变换电路第5章 半导体存储器第6章 数模与模数转换器第7章 PLD和Verilog-HDL简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>