第一图书网, tushu007.com

<<汇编语言与微机原理教程>>

图书基本信息

书名：<<汇编语言与微机原理教程>>

13位ISBN编号：9787801779601

10位ISBN编号：7801779606

出版时间：2007-8

出版时间：《汇编语言与微机原理教程》编委会、关玉英、毛志雄、李大友 中国计划出版社 (2007-08出版)

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

《汇编语言与微机原理教程》根据计算机的发展趋势将微机原理与汇编语言整合在一起，并将微机系统的硬件技术和软件技术有机地结合起来，在加强基础知识的同时，着重使学生建立起微机系统的概念，并以全国计算机等级考试的内容为主要知识点，对微机原理和汇编语言进行了系统地讲述，使《汇编语言与微机原理教程》既具有学科的完整性、系统性，又具有项目教学的目的性、应用性。
《汇编语言与微机原理教程》内容的组织力求深入浅出，通俗易懂。
《汇编语言与微机原理教程》以培养学生应用能力为主要目标，以基本知识和基本技术介绍为主，内容丰富，实用性强，既可作为高职高专计算机专业，以及自动化、机电等非计算机专业的教材，也可作为工程技术人员自学的参考资料。

书籍目录

第1章 微型计算机简介1.1 计算机的发展历史1.1.1 计算机发展大事记1.1.2 计算机时代的划分1.2 微型计算机的组成1.2.1 微型计算机的硬件体系1.2.2 微型计算机的软件体系1.2.3 80x86微型计算机的结构1.2.4 Pentium系列微型计算机的结构1.3 本章小结1.4 练习题第2章 计算机进制转换及数据编码2.1 进制转换2.1.1 计算机常用的进制2.1.2 原码、反码和补码2.2 计算机数据编码及转换2.2.1 ASCII码2.2.2 汉字内码2.2.3 语音、图像和图形的计算机表示2.3 本章小结2.4 练习题第3章 微处理器的结构3.1 微处理器简介3.2 8086微处理器的功能结构3.2.1 总线接口单元3.2.2 执行单元3.2.3 寄存器组3.3 32位80x86微处理器的功能结构3.3.1 80286微处理器3.3.2 80386微处理器3.3.3 80486微处理器3.3.4 Pentium微处理器3.3.5 PentiumPro／2／3微处理器3.3.6 Pentium4微处理器3.3.7 Itanium微处理器3.4 本章小结3.5 练习题第4章 内部存储器的结构与原理4.1 内部存储器概述4.1.1 存储器的分类4.1.2 随机存取存储器的工作原理4.1.3 只读存储器的工作原理4.1.4 新型DRAM存储器4.2 80x86系统存储器结构4.2.1 CPU与存储器的连接4.2.2 高速缓存系统4.2.3 虚拟存储系统简介4.2.4 虚拟存储器地址映射4.3 本章小结4.4 练习题第5章 微机总线的结构5.1 微机总线概述5.1.1 总线的类别5.1.2 总线的参数5.1.3 总线的数据传输5.2 系统总线5.2.1 IBM-PC／XT总线5.2.2 ISA总线5.2.3 EISA总线5.2.4 VESA总线5.2.5 PCI总线5.2.6 AGP总线5.2.7 PCI-X总线5.2.8 PCIExpress5.3 外部总线5.3.1 IEEE488总线5.3.2 SCSI总线5.3.3 IDE总线5.3.4.USB总线5.3.5 IEEE1394总线……第6章 微机的中断系统第7章 微机的DMA系统第8章 微机的定时／计数系统第9章 80x86的寻址方式与指令系统第10章 宏汇编语言第11章 模块化程序设计主要参考文献

章节摘录

版权页：插图：总线接口部件（BIU）主要由地址加法器、专用寄存器组、指令队列缓冲器和总线控制电路4个部件组成，其主要功能是负责完成CPU与存储器或I／O设备之间的数据传送。
BIU中地址加法器把来自于段寄存器的16位地址（段首地址）左移4位后与16位偏移地址（来自于IP寄存器或EU的16位寄存器或其他位置）相加，形成20位的实际地址，以对1MB的存储空间进行寻址。
具体地说，当CPU取指令时，BIt了将CS中16位段首地址左移4位并和IP中16位偏移地址相加，形成指令在存储器中的物理地址，然后访问该物理地址所对应的存储单元，从中取出指令代码送到指令队列缓冲器中等待执行。
指令队列一共6个字节（8088的指令队列为4个字节），一旦指令队列中空出2个（8086）或1个（8088）字节，BIU将自动进入读指令操作以填满指令队列；遇到转移类指令时，BIU将指令队列中的内存指令作废，重新从新的目标地址中取指令送到指令缓冲队列中。
当EU需要读／写数据时，BIU将相应段寄存器中16位段首地址左移4位和EU送来的16位偏移地址相加，形成操作数的物理地址，从该地址单元中读取操作数或者将指令的执行结果传送到该单元中。
总线控制电路将8086／8088微处理器的内部总线与它引脚所连接的外部总线相连，它是8086／8088与外部交换信息的必经之路，包括16条数据线、20条地址线和若干条控制信号线.微处理器正是通过这些总线与外部取得联系从而形成各种规模的8086／8088微型计算机。
从微处理器的内部结构来看，8088与8086很相似，区别仅表现在以下两个方面。
（1）8088与外部交换数据的数据总线宽度是8位，总线控制电路与专用寄存器组之间的数据总线宽度也是8位，而EU内部总线仍是16位，所以把8088称为准16位微处理器。

编辑推荐

《汇编语言与微机原理教程》特色：明确定位，紧扣需求，本着“以服务为宗旨、以就业为导向、以能力为本位”的指导方针，在充分了解社会对高职高专计算机类人才需求的基础上进行规划。
模式新颖，校企结合，将企业实际项目案例与高职高专实际教学情况相结合，拓展教材深度，真正满足学校培养应用型人才的用书需求。
资源丰富，便于教学，《汇编语言与微机原理教程》配有电子教案、素材库、多媒体课件及模拟考试题等相关资源，建设立体化教材服务体系。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com