第一图书网, tushu007.com

<<VHDL与可编程逻辑器件应用>>

图书基本信息

书名：<<VHDL与可编程逻辑器件应用>>

13位ISBN编号：9787801837516

10位ISBN编号：7801837517

出版时间：2006-12

出版时间：航空工业

作者：孙延鹏

页数：251

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

《面向21世纪精品教材：VHDL与可编程逻辑器件应用》从基础、应用、实践三个角度，详细介绍了EDA技术概况、现代数字系统设计的方法、VHDL基本设计方法、多种厂家的CPLD／FPGA及其应用、EDA工具的使用，并论述了EDA技术在数字系统、数字信号处理、数字图像处理、数字通信等领域的应用，同时设计了相关实验内容。
《面向21世纪精品教材：VHDL与可编程逻辑器件应用》突出内容的实用性和典型性，书中所列实例多来自科研和教学实践活动，注重内容的循序渐进性，且经过检验。
《面向21世纪精品教材：VHDL与可编程逻辑器件应用》可作为工科高等院校电子信息类高年级本科生教材以及毕业设计参考资料，也可以作为相关专业研究生教材和参考资料，也可供从事电子信息、自动控制、计算机应用领域的工程技术人员参考。

书籍目录

第1章 概述第2章 常用数字电路设计方法第3章 FPGA/CPLD结构第4章 VHDL基础第5章 开发软件应用第6章 Altera公司FPGA的配置第7章 CPLD/FPGA设计实践第8章 实验指导附录 SH-EDA实验系统简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com