

<<基于单片机的嵌入式系统开发>>

图书基本信息

书名：<<基于单片机的嵌入式系统开发>>

13位ISBN编号：9787802079700

10位ISBN编号：7802079705

出版时间：2007-8

出版时间：经济管理

作者：佟国香

页数：348

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<基于单片机的嵌入式系统开发>>

内容概要

嵌入式系统是电脑软件与硬件的综合体，以应用为中心，计算机技术为基础，软硬件可裁剪，是适合于对功能、可靠性、成本、体积、功耗等具有严格要求的专用计算机系统。

嵌入式计算机在应用数量以及范围上远远超过了各种通用计算机。

如一台通用计算机的外部设备中就包含了5~10个嵌入式微处理器，键盘、鼠标、软驱、硬盘、显示卡、显示器、Modem、网卡、声卡、打印机、扫描仪、数码相机、USB集线器等均是由嵌入式处理器进行控制的。

嵌入式计算机的应用范围波及制造业、过程控制、通信、仪器、仪表、汽车、船舶、航空、航天、军事装备、消费类产品等诸多方面。

可以说无处不在。

嵌入式计算机的真正发展是在微处理器问世之后。

1971年11月，Intel公司成功地把算术运算器和控制器电路集成在一起，推出了第一款微处理器Intel 4004，其后各厂家陆续推出了许多8位、16位的微处理器，包括Intel 8080/8085、8086，Motorola的6800、68000，以及Zilog的Z80、Z8000等。

以这些微处理器作为核心所构成的系统，广泛地应用于仪器仪表、医疗设备、机器人、家用电器等领域。

微处理器的广泛应用形成了一个广阔的嵌入式应用市场，计算机厂家开始大量地以插件方式向用户提供OEM产品，再由用户根据自己的需要选择一套适合的CPU板、存储器板以及各式I/O插件板，从而构成专用的嵌入式计算机系统，并将其嵌入到自己的系统设备中。

<<基于单片机的嵌入式系统开发>>

书籍目录

第1章 概述1.1 NEC微处理器概述1.1.1 低端8位MCU1.1.2 高端32位MCU1.1.3 3A 8位到32位微处理器的移植1.2 NEC微处理器分类及选型指南1.3 相关规定1.4 参考文档第2章 NEC微处理器的基本结构2.1 μ PD78F0547D的基本特性2.2 微处理器的寄存器2.2.1 控制寄存器2.2.2 通用寄存器2.2.3 特殊功能寄存器 (SFRs) 2.3 微处理器的存储器结构2.3.1 内部程序存储空间2.3.2 存储器组2.3.3 内部数据存储空间2.3.4 特殊功能寄存器 (SFR) 区域2.3.5 数据存储空间寻址2.4 微处理器的通用I/O口2.4.1 引脚功能2.4.2 未使用引脚的建议连接方式2.4.3 端口控制2.5 复位 2.5.1 复位源2.5.2 复位电路 2.5.3 确认复位源的寄存器2.5.4 复位后的软件编程2.6 待机模式2.6.1 控制待机功能的寄存器2.6.2 待机模式的操作2.6.3 待机模式操作的注意事项第3章 时钟发生器3.1 时钟发生器的功能3.2 控制时钟发生器的寄存器3.3 系统时钟振荡器的连接3.3.1 X1振荡器3.3.2 XT1振荡器3.4 时钟控制3.4.1 高速系统时钟控制3.4.2 控制内部高速振荡时钟示例3.4.3 控制子系统时钟示例3.4.4 控制内部低速振荡时钟示例3.4.5 CPU和外部硬件所采用的时钟第4章 指令系统4.1 寻址方式4.1.1 指令地址寻址4.1.2 操作数地址寻址4.2 指令系统4.2.1 数据传送类指令4.2.2 算术运算类指令4.2.3 逻辑运算类指令4.2.4 循环操作类指令4.2.5 无条件转移类指令4.2.6 条件转移类指令4.2.7 位操作类指令4.2.8 调用及返回类指令4.2.9 CPU控制类指令4.2.10 指令列表4.3 78K/O系列汇编程序设计.....第5章 C语言程序设计第6章 中断功能第7章 16位定时器/事件计数器第8章 脉宽调制第9章 串行接口技术第10章 A/D转换器第11章 NEC开发环境简介附录A 寄存器索引

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>