

图书基本信息

书名：<<天一文化·自考通·全真模拟试卷>>

13位ISBN编号：9787802505421

10位ISBN编号：7802505429

出版时间：2011-1

出版时间：中国言实出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

自考通 高等教育自学考试 全真模拟试卷 计算机专业(二) 计算机组成原理02318, ISBN : 9787802505421, 作者: 本书编写组

书籍目录

单元综合测试 单元综合测试(一) 单元综合测试(二) 单元综合测试(三) 全真模拟演练 全真模拟演练(一) 全真模拟演练(二) 全真模拟演练(三) 全真模拟演练(四) 全真模拟演练(五) 考前深度密押 考前深度密押(一) 考前深度密押(二) 参考答案及解析 参考答案及解析 增值服务 附赠真题 2010年4月全国高等教育自学考试试题和参考答案及解析 2011年4月全国高等教育自学考试试题和参考答案及解析 2012年4月全国高等教育自学考试试题和参考答案及解析 附赠品 考点串讲

章节摘录

版权页：插图：一、单项选择题（本大题共15小题。

每小题2分，共30分。

在每小题列出的四个备选项中只有一个是符合题目要求的，请将其代码填写在题后的括号内。

错选、多选或未选均无分。

- 1.程序在执行时的主要存储位置是【 】 A.外存 B.内存 C.光盘 D.磁盘 2.8位原码能表示的最小数是【 】 A.—16 B.—127 C.—128 D.—255 3.虚拟存储器的功能是【 】 A.可提高平均访存速度 B.可增加主存的容量 C.可增加程序的访存空间 D.可提高磁盘的访问速度 4.64K×32位存储器芯片需要【 】条地址线。 A.4 B.32 C.64 D.16 5.在用原码乘法计算 $3 \times (-2)$ 时【 】 A.将3的原码与(-2)的原码直接相乘 B.将3的原码与(-2)的补码直接相乘 C.将3的原码与2的原码直接相乘，结果的符号位置1 D.将3的补码与(-2)的补码直接相乘 6.半导体随机访问存储器可分为两种【 】 A.RAM与ROM B.SRAM与DRAM C.SRAM与SRROM D.SROM与DROM 7.系统指令主要使用者是【 】 A.硬件设计人员 B.普通用户 C.系统程序员 D.应用程序员 8.CPU中存放指令地址的寄存器是【 】 A.IR B.PC C.MAR D.Y 9.总线控制的分组链式查询方式是【 】 A.链式查询方式和计数器查询方式的结合 B.独立请求方式和链式查询方式的结合 C.分布式的链式查询 D.双重链式查询方式 10.统一编址法进行输入输出操作的指令是【 】 A.控制指令 B.运算指令 C.访存指令 D.输入输出指令 11.在一个有7片盘片构成的硬盘存储器中，记录面有【 】 A.1面 B.4面 C.14面 D.16面 12.识别中断设备的方法是【 】 A.独立请求 B.识别代码 C.中断屏蔽 D.关中断 13.大规模集成电路CPU的内部总线是【 】 A.芯片级 B.板级 C.系统级 D.背板式 14.在输入设备中，用于文字输入的主要是【 】 A.键盘 B.鼠标器 C.数字化仪 D.摄像头 15.以下属于WORM型光盘存储设备的特点是【 】 A.用户不能修改盘片上的数据 B.可反复写入 C.有磁光型和相变型 D.只能写一次。

编辑推荐

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>