

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787806217214

10位ISBN编号：7806217215

出版时间：2005-6

出版时间：黄河水利出版社

作者：杨成利

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书内容包括数制与代码、逻辑代数基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、数/模和模/数转换器，半导体存储器与可编程逻辑器件，共九章，第章均有例题和习题。

全书综合有关专业的大纲要求，尽力写出适应面较宽的教材。

本教材适用于高等工科院校有关专业本科生、高职高专学生，也可供相关工程技术人员参考。

书籍目录

前言第一章 数制与代码 1.1 进位计数制及数制转换 1.2 数码的代码表示第二章 逻辑代数基础 2.1 逻辑变量及基本运算 2.2 逻辑代数的基本定律和规则 2.3 逻辑函数的表示方法及其相互转换 2.4 逻辑函数的代数法化简 2.5 逻辑函数的卡诺图法化简第三章 逻辑门电路 3.1 分立元件门电路 3.2 正逻辑和负逻辑 3.3 TTL集成门电路 3.4 MOS集成逻辑门 3.5 集成门电路使用中的一些问题第四章 组合逻辑电路 4.1 组合逻辑电路的分析 4.2 用SSI设计组合逻辑电路 4.3 中规模集成组合逻辑电路(MSI)的原理和应用 4.4 组合逻辑电路中的竞争与冒险第五章 触发器 5.1 基本RS触发器 5.2 时钟触发器 5.3 集成触发器 5.4 触发器的选择和使用第六章 时序逻辑电路 6.1 时序电路逻辑功能表示法 6.2 时序电路的分析 6.3 计数器 6.4 集成寄存器第七章 脉冲波形的产生与整形 7.1 概述 7.2 多谐振荡器 7.3 单稳态触发器 7.4 施密特触发器 7.5 555定时器及其应用第八章 数/模和模/数转换器 8.1 D/A转换器 8.2 A/D转换器第九章 半导体存储器与可编程逻辑器件 9.1 半导体存储器概述 9.2 只读存储器ROM 9.3 随机存储器RAM 9.4 可编程逻辑器件PLD附录一 常用逻辑符号对照表附录二 七位ASC码编码表附录三 常用标准集成电路器件索引附录四 电子仿真工作平台简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>