

<<单片机总线扩展技术>>

图书基本信息

书名：<<单片机总线扩展技术>>

13位ISBN编号：9787810124263

10位ISBN编号：7810124269

出版时间：1993-11

出版时间：北京航空航天大学出版社

作者：尤一鸣

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<单片机总线扩展技术>>

书籍目录

目录

前言

第一章 绪论

1.1有关总线的一般概念

1.1.1内部总线与外部总线

1.1.2局部总线与系统总线

1.1.3总线驱动

1.1.4总线功能

1.1.5总线占用权的判定

1.1.6总线握手

1.1.7总线约定或协议

1.2同步总线传输与非同步总线传输

1.2.1同步总线传输

1.2.2异步总线传输

1.2.3半同步总线传输

第二章 STD总线系统

2.1STD总线结构

2.1.1引脚定义

2.1.2信号描述

2.1.3机械特性

2.2单片机CPU模板

2.2.18031CPU 模板

2.2.28098CPU模板

2.3单片机STD总线系统的组成和支持软件

2.3.1系统的组成

2.3.2支持软件

第三章 PC 总线与AT总线系统

3.1PC总线结构

3.2AT总线结构

3.38086/8088CPU和80286CPU引脚功能

3.3.18086/8088的引脚信号及功能

3.3.280286的引脚信号与功能

3.48086/8088CPU与PC总线的系统连接

3.4.18282锁存器与8086/8088的连接

3.4.2数据收发器8286与8086/8088的连接

3.4.3总线控制器8288与8086/8088的连接

3.4.4PC总线系统及其扩展应用

第四章 BITBUS位总线系统

4.1BITBUS通讯规程

4.1.1BITBUS通讯物理层(电气接口)

4.1.2BITBUS通讯数据链路层

4.1.3BITBUS通讯消息层

4.1.4BITBUS通讯应用层

4.28044硬件结构

4.2.1串行通讯接口单元SIU结构分析

<<单片机总线扩展技术>>

4.2.28044特殊功能寄存器

4.2.3SIU运行状态

4.3BITBUS应用设计

4.3.1硬件设计

4.3.2软件设计

第五章I2C总线系统

5.1I2C总线结构

5.1.1I2C总线硬件结构和术语

5.1.2I2C总线的数据传送

5.1.3I2C总线规范

5.2I2C总线的应用

5.2.1I2C兼容芯片的应用示例

5.2.2通用微处理器与I2C总线的接口

第六章 NS公司单片机的MICROWIRE串行总线

6.1概述

6.1.1简介

6.1.2MICROWIRE总线的数据传送

6.2COP400系列单片机的MICROWIRE总线

6.2.1硬件

6.2.2软件

6.2.3应用示例

6.3MICROWIRE/PLUS 总线

6.3.1MICROWIRE/PLUS的操作

6.3.2应用示例

第七章 MOTOROLA单片机的SPI/SCI串行总线

7.1SPI串行总线

7.1.1概述

7.1.2SPI接口电路及操作

7.1.3SPI应用示例

7.2SCI串行总线

第八章 FD - BASE总线

8.1FD - BASE总线概述

8.2FD - BASE总线规范

8.2.1信号定义

8.2.2电气特性

8.2.3机械特性

8.3FD - BASE总线模板

8.3.1BASE总线模板分类

8.3.2FD - BASE8801CPU板简介

8.3.3BASE8807 - 8097BH主机板简介

8.4FD - BASE 总线人 - 机接口

8.4.1BASE8807中西文CRT接口板

8.4.2BASE8851键盘显示板

第九章 常用总线接口标准

9.1串行总线接口标准

9.1.1RS - 232 - C

9.1.2RS - 449与RS - 423/422/485

<<单片机总线扩展技术>>

9.1.320mA电流环

9.2并行总线接口标准

9.2.1IEEE - 488并行总线接口标准

9.2.2IEEE - 488总线接口电路

附录

参考书目

<<单片机总线扩展技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>