

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787810247016

10位ISBN编号：7810247018

出版时间：2005-8

出版时间：国防科技大学

作者：邹逢兴

页数：295

字数：451000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书按照教育部高等工业学校工科电子技术课程教学指导小组制定的“电子技术基础课程教学基本地注”和硕士学位研究生入学考试要求而编写。

全书分两部分。

第一部分解析篇，按数字电子技术基础内容分为八单元，每单元给出各知识点的教学要求和内容提要，从各重点院校近年来的考研试题中归纳出典题型，并精选一些典型题进行了分析和评解，有解题思路和小结，每单元附有精选习题及其答案。

第二部分为实践篇，分为模拟试卷及参考答案（3套）、国防科技大学近4年考研试宽及参考答案（4套）和其他重点大学近年考研试卷精选（13套）三个单元。

本书可作为报考理工硕士研究生的考生考前复习用书，亦可作为大学生、专科生学习课程辅助教材。

。

<<数字电子技术基础>>

书籍目录

解析篇 第一单元 逻辑代数基础 1.1 教学要求 1.2 内容提要 1.2.1 几个基本概念 1.2.2 逻辑代数及其三种基本逻辑运算 1.2.3 逻辑代数的公式和基本定理 1.2.4 逻辑函数表达式及其化简 1.2.5 逻辑函数其它类型简化式的求法 1.3 典型题型及例题精解 1.4 习题精选 第二单元 逻辑门 2.1 教学要求 2.2 内容提要 2.2.1 半导体二极管、三极管的开关特性 2.2.2 集成TTL与非门电路 2.2.3 分立元件门电路 2.2.4 其它类型的TTL门电路 2.2.5 CMOS门电路 2.2.6 TTL电路和CMOS电路的输入、输出特性参数比较 2.2.7 门电路多余输入端的处理措施 2.3 典型题及例精解 2.4 习题精选 第三单元 组成逻辑电路 3.1 教学要求 3.2 内容提要 3.2.1 组合逻辑电路的功能特点和电路结构 3.2.2 若干常用的组合逻辑部件 3.2.3 组合逻辑电路的分析方法 3.2.4 组合逻辑电路的设计方法 3.3 典型题型及例题精解 3.4 习题精选 第四单元 触发器 4.1 教学要求 4.2 内容提要 4.2.1 触发器的基本特点 4.2.2 触发器的电路结构与动作特点 4.2.3 触发器的逻辑功能及其描述方法 实战篇附 解析篇各单元精选习题参考答案

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>