

<<可编程逻辑系统的VHDL设计技术>>

图书基本信息

书名：<<可编程逻辑系统的VHDL设计技术>>

13位ISBN编号：9787810503792

10位ISBN编号：7810503790

出版时间：1998-1

出版时间：东南大学出版社

作者：斯科希尔

页数：383

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑系统的VHDL设计技术>>

内容概要

《可编程逻辑系统的VHDL设计技术》是美国Cypress半导体高级技术专家编写，广泛用于美国的大学内有关电子类VHDL、FPGA原理、VHDL技术概念、系统设计方法，是全球首册以CPLD、FPGA为目标载体，介绍VHDL设计技术的正式出版物，经美国多所重点院校有关专业使用。

反映较好。

FPGA技术是20世纪90年代电子应用、通信技术等技术应用热点VHDL硬件描述语言则更是专业领域普遍看重和推荐的电子系统硬件设计语言标准。

《可编程逻辑系统的VHDL设计技术》第1-2章主要介绍电子设计技术概况和现场可编程逻辑器件的原理、特性及分类；第3-9章介绍VHDL设计的基本概念、语句、语法及设计风格，CPLD、FPGA应用设计实例及技巧；第10章介绍VHDL测试平台。

《可编程逻辑系统的VHDL设计技术》的出版，对于我国VHDL设计技术的普及，将是一个很好的推动。

《可编程逻辑系统的VHDL设计技术》可作为电子、通讯、计算机及自动控制类的大学本科和研究生专业课程教材，也适用于VHDL技术的工程师继续教育。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>