

<<TMS320LF240x DSP结构原 >

图书基本信息

书名：<<TMS320LF240x DSP结构原理及应用>>

13位ISBN编号：9787810771610

10位ISBN编号：7810771612

出版时间：2002-4-1

出版时间：北京航空航天大学出版社

作者：刘和平,张学锋,严利平,卓清锋

页数：311

字数：512000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<TMS320LF240x DSP结构原 >

### 内容概要

本书介绍了TMS320LF240x硬件概况，TMS320LF240x内部资源，TMS320C24x寻址方式和指令系统，程序编写和调试环境等。

编写以TMS320LF240x模块的原理和应用为主线，介绍了各个功能模块的基本原理，并列举出相应的应用实例，同时给出了应用的电路原理接线图和程序清单。

书中提供的所有程序均已在设计的实验目标板上调试通过。

本书可作为大学本科生和研究生“数字信号处理器原理及应用”课程的教材，也可作为数字信号处理器应用开发人员很好的一本参考书。

## 书籍目录

第1章 TMS320LF240x概述 1.1 TMS320系列DSP概况 1.2 TMS320LF240x芯片概述 1.3 TMS320LF240x DSP CPU控制器的功能结构图 1.4 TMS320LF240x系列DSP引脚功能介绍 1.5 TMS320LF240x系列DSP存储器映射图 1.6 TMS320LF240x系列DSP外设存储器映射图第2章 TMS320LF240x系列DSP内部资源介绍 2.1 TMS320LF240x系列DSP的CPU内部功能模块介绍 2.2 存储器和I/O空间 2.3 系统配置和中断 2.4 程序控制第3章 TMS320C24x寻址方式和指令系统 3.1 寻址方式 3.2 指令集 3.3 典型指令说明第4章 程序编写和调试环境简介 4.1 程序的编写 4.2 调试环境代码编译器CC简介 4.3 调试一个程序的简单步骤 4.4 头文件和命令文件第5章 TMS320LF2407实验模板简介 5.1 TMS320LF2407实验开发系统介绍 5.2 TMS320LF2407实验目标板各模块功能介绍 第6章 数字输入/输出模块(I/O) 6.1 数字I/O端口概述 6.2 数字I/O端口寄存器 6.3 I/O端口应用第7章 事件管理器模块(EV) 7.1 事件管理器模块概述 7.2 通用定时器 7.3 比较单元 7.4 脉宽调制电路PWM 7.5 捕获单元 7.6 正交编码脉冲(QEP)电路第8章 模数转换模块(ADC) 8.1 模数转换模块(ADC)概述 8.2 自动排序器的工作原理 8.3 ADC时钟预定标 8.4 校准模式 8.5 自测试模式 8.6 ADC模块的寄存器 8.7 ADC转换时钟周期 8.8 ADC转换应用举例第9章 串行外设接口模块(SPI) 9.1 串行外设接口概述 9.2 串行外设接口操作 9.3 串行外设接口控制寄存器 9.4 串行外设接口应用举例第10章 串行通信接口模块(SCI) 10.1 串行通信接口概述 10.2 多处理器和异步通信模式 10.3 串行通信接口控制寄存器 10.4 串行通信接口典型应用举例第11章 CAN控制器模块 11.1 CAN控制器模块概述 11.2 邮箱 11.3 CAN控制寄存器 11.4 CAN控制器的操作 11.5 CAN控制器的应用举例第12章 应用实例 12.1 TMS320LF2407与图形液晶显示模块接口及应用 12.2 I2C串行日历时钟与TMS320LF2407的接口及应用 12.3 用TMS320LF2407实现三相SPWM波形发生器 12.4 串行EEPROM的接口编程 12.5 TMS320LF2407可屏蔽中断的实现 12.6 TMS320LF2407捕获单元CAP的应用 12.7 PID算法

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>