

<<无线发射与接收电路设计>>

图书基本信息

书名：<<无线发射与接收电路设计>>

13位ISBN编号：9787810773805

10位ISBN编号：7810773801

出版时间：2004-5-1

出版时间：北京航空航天大学出版社

作者：黄智伟

页数：903

字数：1478000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<无线发射与接收电路设计>>

内容概要

本书主要介绍通信系统基础、射频小信号放大器电路、射频功率放大器（RFPA）电路、混频器电路、调制器/解调器电路、锁相环路（PLL）电路、DDS（直接数字式频率合成器）电路及无线通信系统解决方案的基本原理、内部结构、技术特性和应用电路设计。

注重新技术与工程性的结合、理论与实用性的结合，工程性好，实用性强。

本书适用于从事无线通信、移动通信、无线寻呼、无绳电话、无线数据采集与传输系统、无线遥控/遥测系统、无线网络和无线安全防范系统等应用研究的工程技术人员，可作为无线发射与接收电路设计时的参考书和工具书；也可作为高等院校通信、电子等相关专业本科生和研究生的教学参考书。

<<无线发射与接收电路设计>>

书籍目录

第1章 通信系统基础 1.1 通信系统模型 1.2 无线接收机的体系结构 1.3 无线发射机体系结构 1.4 软件无线电体系结构 1.5 噪声与干扰第2章 射频小信号放大器电路设计 2.1 射频小信号放大器电路基础 2.2 400 MHz~2.4 GHz低噪声放大器电路设计 2.3 0.1~6 GHz低噪声放大器电路设计 2.4 双频段CDMA/AMPS LNA电路设计 2.5 手机GSM900/DCS1800/PCS1900 LNA电路设计 2.6 250~3 000 MHz高IP3放大器电路设计 2.7 1.8~1.9 GHz DCS/PCS LNA电路设计 2.8 2~18 GHz的低噪声放大器电路设计 2.9 700 MHz宽带放大器电路设计 2.10 具有AGC控制的RF/IF宽带放大器电路设计第3章 射频功率放大器(RFPA)电路设计 3.1 射频功率放大器电路基础 3.2 0.5~6 GHz功率放大器电路设计 3.3 CDMA/AMPS功率放大器电路设计 3.4 2.4 GHz频带的WLAN功率放大器电路设计 3.5 GSM850/GSM900/DCS/PCS功率放大器电路设计 3.6 蓝牙系统射频功率放大器电路设计 3.7 900 MHz射频功率驱动放大器电路设计 3.8 100 MHz~2.7 GHz射频功率驱动放大器电路设计 3.9 DC~4.5 GHz的射频功率驱动放大器电路设计 3.10 GSM900/DCS1800射频功率放大器电路设计 3.11 单通道四频带GSM功率放大控制器电路设计 3.12 90 W 2 110~2 170 MHz的功率放大器电路设计 3.13 800~1 000 MHz二级射频功率放大器电路设计 3.14 900 MHz射频功率放大器驱动器和斜坡电压发生器电路设计 3.15 CT2 LNA/开关/功率放大器电路设计 3.16 1.5~2.5 GHz LNA/开关/功率放大器电路设计第4章 混频器电路设计 4.1 混频器电路基础 4.2 800~1 000 MHz上变频器电路设计(1) 4.3 800~1 000 MHz上变频器电路设计(2) 4.4 2.5 GHz上变频器电路设计 4.5 2.1~2.5 GHz上变频器电路设计 4.6 400~3 000 MHz上变频器电路设计 4.7 CDMA OneTM手机/蜂窝电话上变频电路设计 4.8 824~849 MHz CDMA/JCDMA/TMDA上变频器电路设计 4.9 800~2 500 MHz上变频器电路设计 4.10 36.0~40.0 GHz上变频器电路设计 4.11 1.5~2.5 GHz上变频器/下变频器电路设计 4.12 800~1 000 MHz下变频器电路设计 4.13 LNA/混频器电路设计 4.14 0.9~2.0 GHz L频段下变频器电路设计 4.15 DC~2.4 GHz线性混频器电路设计 4.16 400~2 500 MHz下变频器电路设计 4.17 DC~3 GHz下变频器电路设计 4.18 0.8~6.0 GHz下变频器电路设计 4.19 CDMA/GSM/AMPS LNA/混频器电路设计 4.20 1.8~2.0 GHz LNA/下变频器电路设计 4.21 三频段/CDMA/GPS双模式LNA/混频器电路设计第5章 调制器/解调器电路设计 5.1 调制器/解调器电路基础 5.2 数字调制/解调电路基础 5.3 可编程数字QPSK/16QAM调制器电路设计 5.4 300 MHz正交调制器电路设计 5.5 570 MHz/380 MHz调制器电路设计 5.6 900 MHz I/Q调制器电路设计 5.7 700~2 500 MHz的正交调制器电路设计 5.8 700~2 300 MHz宽带I/Q调制器电路设计 5.9 1.2~2.7 GHz直接IQ调制器电路设计 5.10 2.5 GHz的直接正交调制器电路设计 5.11 2.5~4.0 GHz正交调制器电路设计 5.12 10~50 MHz解调器电路设计 5.13 35~80 MHz的解调器电路设计 5.14 65~300 MHz的解调器电路设计 5.15 DECT解调器电路设计 5.16 200~400 MHz的解调器电路设计 5.17 380 MHz/190 MHz解调器电路设计 5.18 0.1~500 MHz解调器电路设计 5.19 800 MHz~2.7 GHz解调器电路设计 5.20 70 MHz~1 GHz解调器电路设计第6章 锁相环路电路设计 6.1 锁相环路电路基础 6.2 4~12 MHz PLL电路设计 6.3 40~100 MHz PLL电路设计 6.4 500~600 MHz PLL电路设计 6.5 800~1 000 MHz PLL电路设计 6.6 50~1 100 MHz低功耗PLL电路设计 6.7 1.3 GHz PLL电路设计 6.8 锁相环频率合成器电路设计 6.9 2.4 GHz PLL电路设计 6.10 2.0~2.5 GHz PLL电路设计 6.11 2.5 GHz频率合成器电路设计 6.12 2.7 GHz频率合成器电路设计 6.14 748 MHz VCO电路设计 6.15 1.2 GHz VCO电路设计 6.16 2.4 GHz VCO电路设计 6.17 10~500 MHz VCO输出缓冲电路设计 6.18 300~2 500 MHz高隔离的缓冲放大器电路设计 6.19 1GHz输入的前置分频器电路设计第7章 直接数字式频率合成器电路设计 7.1 直接数字式频率合成器基础 7.2 50 MHz DDS电路设计 7.3 300 MSPS DDS电路设计 7.4 1GSPS DDS电路设计第8章 无线通信系统解决方案 8.1 Maxim公司推荐的无线通信系统方案 8.2 Agilent公司双频CDMA手机射频前端设计方案 8.3 NEC公司推荐的无线通信系统方案 8.4 RF Micro Devices公司推荐的无线通信系统方案 8.5 T-Mobile的PocketPC智能电话设计方案 8.6 Motorola公司的蓝牙耳机设计方案 8.7 Garmin公司的便携式全球定位手持设备设计方案参考文献

<<无线发射与接收电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>