

<<基于AVR单片机的SoC>>

图书基本信息

<<基于AVR单片机的SoC>>

内容概要

本书全面介绍了美国Atmel公司最新推出的基于AVR单片机的SoC产品——FPSLIC。详细介绍了FPSLIC器件的基本原理和具体结构，以及FPSLIC的设计开发工具System Designer 3.0的具体使用方法，主要包括AVR单片机编程调试、FPGA设计输入、FPGA设计验证与实现、联合仿真与验证以及器件配置与下载。最后介绍了Atmel公司提供的FPSLIC开发包ATSTK94，以便读者能够较快地进行实际的FPSLIC系统设计应用。

??本书可作为广大单片机软件编程与设计开发人员，特别是从事SoC系统设计的工程技术人员的实用参考资料，同时也可作为大专院校相关专业本科生和研究生的教学参考书。

<<基于AVR单片机的SoC>>

书籍目录

绪论第1章 FPSLIC器件AT94K简介 1.1 AT94K简介与特点 1.2 FPGA内核 1.3 FPGA/AVR接口和系统控制
1.4 AVR内核及外设第2章 System Designer 3.0快速入门指导 2.1 System Designer软件的安装 2.2 快速入门教
程第3章 System Designer3.0简介 3.1 工程项目管理器 3.2 设计流程 3.3 菜单命令第4章 AVR单片机编程 4.1
AVR Studio工作环境简介 4.2 AVR设计流程 4.3 AVR软件仿真器概述第5章 FPGA的System Designer3.0设计
输入 5.1 FPGA设计流程简介 5.2 VHDL语言简介 5.3 System Designer3.0的设计输入第6章 FPGA的System
Designer3.0设计验证与实现 6.1 System Designer3.0的设计验证 6.2 System Designer3.0的逻辑综合 6.3 设计
的物理实现第7章 联合验证 7.1 联合验证软件的组成 7.2 联合验证 7.3 AVR-FPGA接口设计应用举例 7.4
器件配置与下载 7.5 FPSLIC系统开发包

<<基于AVR单片机的SoC>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>