

<<PCI总线设备开发宝典>>

图书基本信息

书名：<<PCI总线设备开发宝典>>

13位ISBN编号：9787810775403

10位ISBN编号：7810775405

出版时间：2004-3

出版时间：北京航空航天大学出版社

作者：尹勇

页数：328

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<PCI总线设备开发宝典>>

### 内容概要

《PCI总线设备开发宝典》详细介绍开发PCI总线设备的过程中所涉及的实际问题，包括PCI总线设备的电源分配、元器件的选择、配置芯片代码的编写、原理图和PCB图的设计、驱动程序与应用程序的设计以及安装和调试等。

从实践的角度出发，循序渐进，深浅得当。

读者从《PCI总线设备开发宝典》中既能学习到PCI总线的基本知识，也能学习到PCI总线设备开发和调试等实践知识。

附带光盘包含PCI总线设备的基本SCH图、PCI9052芯片的封装图、使用DDK开发PCI总线设备驱动程序的源代码、中间层DLL程序、PCI总线设备的上层应用程序的源代码以及驱动程序的INF源代码等。

《PCI总线设备开发宝典》可作为高等院校本科和研究生的计算机教材使用，也可作为从事PCI总线硬件、软件设计与安装和调试等工作的通信、控制、电子技术人员和工程师人员的参考书籍。

## 书籍目录

第1章 PCI总线概述1.1 计算机总线1.1.1 计算机总线的概念1.1.2 计算机总线的分类1.2 PCI总线的特点1.3 PCI总线的发展趋势1.3.1 PCI总线的发展历程1.3.2 PCI总线的未来第2章 PCI板卡的机械和电气规范2.1 PCI板卡的机械和电气规范介绍2.2 PCI板卡的物理尺寸2.3 PCI板卡接插件的物理尺寸2.4 PCI板卡的电气指标2.4.1 PCI卡的电源指标2.4.2 PCI卡的引脚分配2.4.3 PCI卡的电源要求2.4.4 PCI卡的PCB布局布线要求第3章 PCI总线设备的信号分配3.1 信号类型定义3.2 PCI总线信号定义3.2.1 系统信号3.2.2 地址和数据信号3.2.3 接口控制信号3.2.4 仲裁引脚3.2.5 错误反馈引脚3.2.6 中断引脚3.2.7 高速缓存引脚3.2.8 64位总线扩展引脚3.2.9 JTAG边沿扫描引脚第4章 PCI总线设备的配置空间4.1 PCI配置空间简介4.2 必须配置的寄存器4.3 其他的配置寄存器4.4 基地址配置寄存器4.4.1 地址映射4.4.2 扩展ROM基地址寄存器4.4.3 外加存储器4.5 PCI扩展ROM4.5.1 PCI扩展ROM内容4.5.2 PCI兼容的扩展ROM4.6 PCI设备驱动程序4.7 系统复位第5章 PCI总线设备接口芯片5.1 PCI总线接口芯片介绍5.2 PCI9052芯片5.2.1 PCI9052的主要特点5.2.2 PCI9052的引脚分配5.2.3 PCI9052的功能介绍5.2.4 PCI9052使用时注意的问题5.3 CH365芯片5.3.1 CH365的特点5.3.2 CH365芯片的引脚分配5.3.3 CH365的功能介绍5.3.4 CH365的应用第6章 PCI总线设备的SCH图和PCB图设计6.1 PCI总线设备的SCH图设计6.1.1 信号线部分6.1.2 特殊的引脚6.1.3 去耦电容的使用6.2 PCI总线设备的PCB图设计6.2.1 PCB图设计注意事项6.2.2 利用PCB设计向导第7章 WDM设备驱动程序简介7.1 WDM驱动程序概述7.1.1 操作系统概述7.1.2 WDM特性7.1.3 WDM与其他驱动程序的比较.....第8章 用DDK开发PCI总线设备驱动程序第9章 用Driver Studio开发PCI总线设备驱动程序第10章 PCI总线设备上层应用程序的开发第11章 PCI总线设备的安装和调试参考文献

<<PCI总线设备开发宝典>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>