

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787810775557

10位ISBN编号：7810775553

出版时间：2005-1

出版时间：北京航空航天大学出版社

作者：何其贵 编

页数：146

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

《数字电子技术基础》系统地介绍了数字逻辑电路的基本概念、数字逻辑电路分析及设计的基本理论和方法。

全书共6章。

第1章介绍了数字电路的基本理论；第2、第3及第4章系统地介绍了数字逻辑电路的分析与设计，这一部分是本书的重点、难点，也是学习其他数字设计方法的基础；最后2章则分别介绍了D/A、A/D转换器及采用大规模集成电路进行数字设计的特点和一般方法。

本书每章后面都有本章小结、思考与练习题及技能训练，便于读者巩固所学理论知识，提高实践能力。

本书可作为高职高专院校电子、电气、自动化、计算机等有关专业的教材或参考书，也可作为自学者、科技人员参考用书。

<<数字电子技术基础>>

书籍目录

第1章 数字电路基础 1.1 概述 1.2 晶体管的开关特性 1.3 数制和码 1.4 逻辑函数 1.5 逻辑函数的标准形式 1.6 逻辑函数的化简 本章小结 思考与练习 技能训练1 门电路功能的测试与转换第2章 组合逻辑电路 2.1 概述 2.2 组合逻辑电路的分析 2.3 组合逻辑电路的设计 2.4 二进制运算电路 2.5 编码与编码器 2.6 译码与译码器 2.7 组合逻辑电路的竞争与险象 本章小结 思考与练习 技能训练2 组合逻辑电路的设计与测试 技能训练3 译码器第3章 触发器 3.1 概述 3.2 基本RS触发器 3.3 时钟RS触发器和D触发器 3.4 主从触发器 3.5 边沿触发器 3.6 触发器之间的相互转换及应用 本章小结 思考与练习 技能训练4 触发器逻辑功能的测试及转换第4章 时序逻辑电路第5章 数/模(D/A)及模/数(A/D)转换第6章 大规模专用集成电路附录 附录1 集成555定时器及其应用 附录2 常用集成电路引脚性能图参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>