

<<标准80C51单片机基础教程>>

图书基本信息

书名：<<标准80C51单片机基础教程>>

13位ISBN编号：9787810775748

10位ISBN编号：781077574X

出版时间：2006-8

出版时间：北京航空航天大学出版社

作者：李学海

页数：348

字数：582000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<标准80C51单片机基础教程>>

内容概要

8051系列单片机是国际上流行多年的代表机型，是国内高校教学和初学者入门首选的主流机型，也是在各种技术期刊和专业书籍中出现频率最高的经典机型。

本书以标准80C51为教学模型，并适当兼顾8051系列的共性和常用型号的特性。

内容主要包括：硬件架构、ROM、RAM、指令系统、汇编程序基础和汇编语言工具链、并行端口、定时器、中断逻辑、复位逻辑、时钟电路、电源电路等功能电路的结构和工作原理，以及片内程序存储器编程原理。

突出特点：思路新颖、通俗易懂、语言流畅、循序渐进、内容细致、系统全面、学用并重、注重实效、经验点拨、解疑释惑、吐故纳新。

适合用作高校相关专业专科生、本科生的教材或参考用书，也可用作科研、生产和维修技术人员的培训用书。

<<标准80C51单片机基础教程>>

作者简介

李学海，副教授，先后攻读过通信电源、电子工程和通信系统等专业。

从事教学20余年，教过：物理、电路分析、数字电路、模拟电路、程控交换原理、电信组织与管理、电信概要、电信终端设备、微机原理、微机接口技术、80X86汇编程序设计、电子测量、8051单片机、PIC单片机、EM78单片机等课程。

曾经参加过几次全国性的单片机应用开发大奖赛并均从中获奖，如“第二届力源杯单片机开发制作大奖赛”二等奖、“第三届MOTOROLA—A杯单片机应用设计大奖赛”优秀奖；还曾获得过4项国家专利和发明成果展览会金奖。

自1983年以来，在《电子技术应用》、《电子产品世界》、《单片机与嵌入式系统应用》、《电子世界》、《无线电》、《现代通信》等30余种电子和通信类核心期刊、科普期刊上发表专业论文、译文、科普文章和科研成果共计290余篇，内容涉及电子、电信、电脑和电器等领域。

曾经应几家国际著名微电子公司之邀，配合其开展的“中国大学计划”，为几种不同流派的新潮单片机撰写了8本科普图书、大学教程和技术专著。

其中，部分被多所高校和研发单位选定为教学用书和培训教材，并得到了广大师生、技术人员的肯定及好评；还有4本被重点大学选定为研究生教学用书。

<<标准80C51单片机基础教程>>

书籍目录

第0章 背景知识和学科简介 0.1 学习单片机有什么必要 0.2 单片机令人着迷的理由是什么 0.3 学习单片机有什么意义 0.4 单片机到底是什么 0.5 单片机有什么用处 0.6 单片机有什么特点 0.7 51系列单片机的发展背景是什么 0.8 学习51系列单片机有什么优势 0.9 专业名词和技术术语 0.10 本书的写作思路和写作目标 思考与练习第1章 标准80C51硬件系统概况 1.1 芯片内部总体结构 1.2 芯片外部封装和引脚 1.3 存储器组织方式 1.4 程序存储器 (ROM) 1.5 数据存储器 (RAM) 1.6 特殊功能寄存器 (SFR) 空间 1.7 布尔处理器 (位处理器) 思考与练习第2章 80C51指令系统分类解析 2.1 80C51指令系统概述 2.2 寻址方式 2.3 80C51指令的分类方法 2.4 80C51指令功能的分类解析 2.5 80C51指令系统的内在规律 2.6 80C51指令的应用技巧 2.7 “CPU—SFR—模块”的相互关系 思考与练习第3章 汇编程序设计基础和汇编语言工具链 3.1 概述 3.2 常用伪指令 3.3 4种基本程序结构 3.4 5种个性化实用程序的设计方法 3.5 汇编语言工具链 3.6 输出文件 (LST和HEX) 的解读 思考与练习第4章 通用并行输入/输出端口及其端口引脚 4.1 概述 4.2 并行端口的内部结构 4.3 并行端口的工作原理 4.4 并行端口的操作指令 4.5 各个并行端口的个性差异 4.6 并行端口特性小结 4.7 并行端口特性的应用技巧 思考与练习第5章 定时器/计数器 5.1 定时器/计数器模块的基本用途 5.2 80C51中定时器/计数器T0和T1的特性 5.3 定时器/计数器T0和T1相关的寄存器 5.4 T0和T1模块的电路结构和工作原理 5.5 定时器/计数器的4种工作方式 思考与练习第6章 中断概念和中断逻辑 6.1 中断的基本概念 6.2 80C51的中断源和中断逻辑 6.3 中断相关的寄存器 6.4 中断处理 思考与练习第7章 串行通信原理和串行通信接口 7.1 串行通信的基本概念 7.2 80C51中的通用同步/异步收/发器USART模块 思考与练习第8章 并行总线、并行总线接口和并行总线扩展第9章 系统复位源设计和扩充技术第10章 系统时钟源和电源设计及节电技术第11章 片载程序存储器编程技术和保护方法附录A ASCII码表附录B 英文指令一览表附录C 宏汇编器的系统保留字附录D 电压检测器HT70xx系列专用芯片附录E 带延时复位功能的电源监控器MAX809/810附录F 带延时和人工复位的电源监控器MAX811/812附录G 带延时、人工复位及电源故障检测的电压监控器MAX707/708附录H 多功能系统监控器DS1232附录I 多功能监控器MAX705/706/813参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>