

## <<单片机基础>>

### 图书基本信息

书名：<<单片机基础>>

13位ISBN编号：9787810778374

10位ISBN编号：7810778374

出版时间：2007-6

出版时间：北京航空航天大学

作者：李广弟，朱月秀，

页数：260

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<单片机基础>>

### 内容概要

本书内容在前两版的基础上做了适度增删。

删去了第2版中有关16位单片机的介绍，而对8位单片机的内容进行了扩充，特别是扩充了有关串行扩展的知识。

本书着重讲述8位单片机的典型代表80C51系列，介绍其基本原理和应用。

主要包括：80C51单片机的硬件结构及串并行扩展、指令系统和汇编语言程序设计以及单片机的发展和应用等。

本书内容系统全面，通俗易懂，适于初学者。

可作为本科、专科、函授或培训班的教材，同样也可作为工程技术人员或业余智能产品开发爱好者的自学用书。

本书配套教学课件。

## &lt;&lt;单片机基础&gt;&gt;

## 书籍目录

第1章 计算机基础知识	1.1 二进制数及其在计算机中的使用	1.1.1 二进制数的进位计数特性
	1.1.2 机器数与机器数表示形式	1.1.3 计算机中二进制数的单位
	1.1.4 计算机使用二进制数的原因	1.2 二进制数的算术运算和逻辑运算
	1.2.1 二进制算术运算	1.2.2 二进制逻辑运算
1.3 供程序设计使用的其他进制数	1.3.1 十进制数与十六进制数	1.3.2 不同进制数之间的转换
1.4 计算机中使用的编码	1.5 微型计算机概述	1.5.1 微型计算机硬件系统
	1.5.2 微型计算机软件系统	1.5.3 微型计算机的工作过程
练习题第2章 80C51单片机的硬件结构	2.1 单片机的概念	2.2 80C51单片机的逻辑结构及信号引脚
	2.2.1 80C51单片机的内部逻辑结构	2.2.2 80C51单片机的封装与信号引脚
2.3 80C51单片机的内部存储器	2.3.1 内部数据存储器低128单元区	2.3.2 内部数据存储器高128单元区
	2.3.3 堆栈操作	2.3.4 内部程序存储器
2.4 80C51单片机的并行I/O口	2.4.1 P0口逻辑结构	2.4.2 P1口逻辑结构
	2.4.3 P2口逻辑结构	2.4.4 P3口逻辑结构
2.5 80C51单片机的时钟与定时	2.5.1 时钟电路	2.5.2 定时单位
2.6 80C51单片机的系统复位	2.6.1 复位方式与初始化状态	2.6.2 复位电路
2.7 单片机低功耗工作模式	2.7.1 单片机低功耗的意义	2.7.2 两种低功耗工作模式
	2.7.3 低功耗模式的应用	练习题第3章 80C51单片机指令系统
3.1 单片机指令系统概述	3.2 80C51单片机指令寻址方式	3.3 80C51单片机指令分类介绍
	3.3.1 数据传送类指令	3.3.2 算术运算类指令
	3.3.3 逻辑运算及移位类指令	3.3.4 控制转移类指令
	3.3.5 位操作类指令	练习题第4章 80C51单片机汇编语言程序设计
4.1 单片机程序设计语言概述	4.1.1 机器语言和汇编语言	4.1.2 单片机使用的高级语言
	4.1.3 80C51单片机汇编语言的语句格式	4.2 汇编语言程序的基本结构形式
	4.2.1 顺序程序结构	4.2.2 分支程序结构
	4.2.3 循环程序结构	4.3 80C51单片机汇编语言程序设计举例
	4.3.1 算术运算程序	4.3.2 定时程序
	4.3.3 查表程序	4.4 单片机汇编语言源程序的编辑和汇编
	4.4.1 手工编程与汇编	4.4.2 机器编辑与交叉汇编
4.5 80C51单片机汇编语言伪指令	练习题第5章 80C51单片机的中断与定时	第6章 单片机并行存储器扩展
第7章 单片机并行I/O扩展	第8章 80C51单片机串行通信	第9章 单片机串行扩展
第10章 单片机A/D及D/A转换接口	第11章 8位单片机的发展	第12章 单片机应用参考文献

<<单片机基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>