

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787810821773

10位ISBN编号：7810821776

出版时间：2003-10-1

出版时间：北方交通大学出版社

作者：叶华

页数：240

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

本书以“汇编语言程序设计”课程的教学为目标，以Intel 8086/8088CPU指令系统与Microsoft宏汇编MASM 5.00背景，系统介绍了汇编语言程序设计的基本理论和方法。

全书共11章，分别介绍：汇编语言程序设计的基本知识；源程序格式、程序的汇编与连接程序的调试方法；8086/8088指令系统；常用伪指令；循环、分支和子程序等基本程序结构及程序设计的基本方法和技术；宏汇编的使用；以中断为主的输入输出程序设计方法；多模块程序设计等。

全书提供了大量程序实例，每章后均附有习题。

本书适合初学者使用，可作为高等院校计算机及相关专业高职学生的教材，也可作为其他人员学习汇编语言的自学参考书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

第1章 汇编语言概述 1.1 汇编语言简介 1.2 数制基础 1.2.1 数据组织 1.2.2 数的补码表示  
1.2.3 字符的ASCII码表示 1.2.4 BCD码 1.3 基本逻辑运算 1.4 汇编语言程序设计过程 1.4.1  
编程阶段 1.4.2 上机阶段 1.5 汇编语言编程工具及环境 小结 习题第2章 80x86计算机组织 2.1  
中央处理器 2.2 内存储器 2.2.1 内存储器单元的地址和内容 2.2.2 内存储器地址的分段 2.3  
8086/8088 CPU寄存器组 2.3.1 通用寄存器 2.3.2 变址寄存器 2.3.3 指针寄存器 2.3.4 段寄  
存器 2.3.5 标志寄存器PSW 小结 习题第3章 汇编语言源程序格式 3.1 一个简单的汇编语言源程  
序及相关知识 3.1.1 相关知识 3.1.2 常用伪指令 3.1.3 汇编语言源程序的一般结构 3.2 汇  
编语言源程序的上机过程 3.2.1 建立汇编语言的工作环境 3.2.2 源程序的编辑 3.2.3 源程序的汇  
编 3.2.4 目标文件的连接 3.2.5 可执行文件的执行 3.2.6 可执行程序调试 3.2.7 列表文件  
与连接映像文件简介 小结 习题第4章 指令系统和寻址方式 4.1 寻址方式 4.1.1 立即寻址  
4.1.2 直接寻址 4.1.3 寄存器寻址 4.1.4 寄存器间接寻址 4.1.5 寄存器相对寻址(或称直接变  
址寻址) 4.1.6 基址加变址寻址 4.1.7 相对的基址加变址寻址 4.2 常用基本指令 4.2.1 数据  
传送指令 4.2.2 算术运算指令 4.2.3 十进制调整指令 4.2.4 逻辑运算指令 4.2.5 移位与循环  
移位指令 4.2.6 串处理指令 小结 习题第5章 伪指令的定义与使用 5.1 8086/8088宏汇编语言的常  
用伪指令语句 5.1.1 程序分段定义伪指令 5.1.2 符号定义伪指令 5.1.3 变量定义伪指令  
5.1.4 标号定义伪指令 5.1.5 地址计数器\$和定位伪指令ORG 5.2 8086/8088宏汇编语言的数据和表  
达式 5.2.1 数据 5.2.2 表达式 小结 习题第6章 分支与循环程序设计 6.1 控制转移指令  
6.1.1 条件转移指令 6.1.2 无条件转移指令 6.1.3 循环控制指令 6.2 字符及字符串的输入与输  
出 6.3 分支程序设计 6.3.1 分支程序的结构形式 6.3.2 分支程序的设计 6.4 循环结构程序设计  
6.4.1 循环程序结构 6.4.2 循环程序设计 6.5 循环与分支程序设计举例 小结 习题第7章 子程  
序设计 7.1 子程序设计方法 7.1.1 子程序定义 7.1.2 CALL与RET指令 7.1.3 对于程序中用到  
的寄存器进行保护 7.1.4 子程序设计中的参数传递 7.2 子程序设计举例 小结 习题第8章 宏汇编  
技术 8.1 宏定义、宏调用和宏展开 8.1.1 宏定义 8.1.2 宏调用 8.1.3 宏展开 8.2 带参数的宏  
8.3 LOCAL伪指令 8.4 宏操作符 8.5 宏指令与子程序的区别 8.6 宏汇编编程实例 小结 习题第9  
章 输入输出程序设计 9.1 I/O设备的数据传送方式 9.2 程序直接控制I/O端口 9.2.1 I/O端口  
9.2.2 IN/OUT指令 9.2.3 程序举例 9.3 中断传送方式 9.3.1 中断概念 9.3.2 中断向量表  
9.3.3 中断程序设计方法 9.3.4 中断程序设计举例 小结 习题第10章 BIOS与DOS中断调用 10.1  
BIOS与DOS中断调用概述 10.2 DOS系统功能调用 10.3 BIOS系统中断调用 小结 习题第11章 模块  
化程序设计 11.1 模块化程序设计概述 11.2 SEGMENT伪指令在模块化设计中的应用 11.3 各模块间  
参数传递的方法 小结 习题模拟试卷1模拟试题2上机实验 实验1 指令系统实验 实验2 分支程  
序设计实验 实验3 循环程序设计实验 实验4 子程序设计实验附录 附录A 常用字符的7位ASCII值  
附录B DEBUG主要命令 B.1 DEBUG程序的调用 B.2 DEBUG的主要命令 附录C 习题答案参考  
文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>