

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787810824293

10位ISBN编号：7810824295

出版时间：2005-1

出版时间：北京交通大学出版社

作者：庞学民

页数：267

字数：421000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

全书共分8章，分别为：逻辑代数基础，门电路，组合逻辑电路，触发器，时序逻辑电路，存储器和可编程逻辑器件，数-模和模-数转换，脉冲波形的产生与整形。

各章均有适量的典型例题和一定数量的练习题。

本书内容全面，实例丰富。

既注重数字电子技术的基本概念和基本方法的讲述，也充分考虑实际应用；突出了中、大规模数字集成电路，尤其是可编程逻辑器件的介绍和应用。

本书可作为高等学校电子信息类和其他相近专业的“数字电子技术”、“数字逻辑电路”课程的教材或参考书，也可供有关工程技术人员参考。

书籍目录

第1章 逻辑代数基础 1.1 概述 1.2 数制与代码 1.3 二进制数的算述运算 1.4 逻辑代数中的逻辑运算 1.5 逻辑代数的基本定律和规则 1.6 逻辑函数及其描述方法 1.7 逻辑函数的化简 习题1
第2章 门电路 2.1 概述 2.2 半导体二极管和三极管的开关特性 2.3 简单的与、或、非门电路 2.4 数字集成电路概述 2.5 TTL 门电路 2.6 CMOS门电路 习题2
第3章 组合逻辑电路 3.1 概述 3.2 门级组合逻辑电路的分析和设计方法 3.3 常用的组合逻辑单元电路 3.4 单元组合逻辑电路的设计和实现方法 3.5 组合逻辑电路中的竞争与冒险 习题3
第4章 触发器 4.1 基本RS触发器 4.2 同步(钟控)RS触发器 4.3 JK触发器 4.4 边沿触发器 习题4
第5章 时序逻辑电路 5.1 概述 5.2 时序逻辑电路的分析 5.3 寄存器 5.4 计数器 5.5 时序逻辑电路的设地 习题5
第6章 存储器和可编程逻辑器件 6.1 半导体存储器 6.2 可编程逻辑器件基础 6.3 低密度可编程逻辑器悠扬 6.4 高密度可编程逻辑器件HDPLD 6.5 可编程逻辑器件的开发 习题6
第7章 数模和模数转换 7.1 概述 7.2 数模转换器 7.3 模数转换器 习题7
第8章 脉冲波形的产生与整形 8.1 概述 8.2 555定时器 8.3 单稳态触发器 8.4 施密特触发器 8.5 多谐振荡器 习题8
附录A 常用逻辑符号对照表 附录B 数字集成电路型号命名法 附录C 专业词汇英汉对照表 附录D 其他类型的双极型数字集成电路 附录E 有关MOS门电路的几个问题 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>