

<<数字电路实验一体化教程>>

图书基本信息

书名：<<数字电路实验一体化教程>>

13位ISBN编号：9787810825122

10位ISBN编号：7810825127

出版时间：2005-5

出版时间：北方交通大学出版社

作者：佟毅

页数：199

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路实验一体化教程>>

内容概要

数字电子技术实验是电气和信息类专业重要的实践课程，本教材于2003年被列为北京市高等教育精品教材立项项目，2003年被列为高等教育百门精品课程教材建设立项项目。

本教材第1章介绍数字电子技术实验的基本训练；第2章介绍数字电子技术设计性综合实验，覆盖面广、可操作性强；第3章介绍电子设计自动化（EDA）实验，包括可编程器件原理、软硬件平台的操作指南和实验内容。

本书力求注重学生综合素质和创新意识的培养，通过3个方面的转移，即从验证性实验转移到加强基本技能的训练，从小单元局部电路为主的实验转移到多模块、综合系统实验，从单一的实验室内实验形式转移到课上课下、实验室内外的多元化实验形式，培养培养学生自主学习的能力和分析问题、解决问题的能力。

本书可作为高等学校工科电子信息工程、通信工程、自动化、电子科学技术、测控技术与仪器等专业的“数字电子技术实验”课程教材使用，也可供有关领域的科技工作者自学参考。

<<数字电路实验一体化教程>>

作者简介

侯建军，1957年生，工学博士，教授、教学特聘岗教授，国家工科电工电子基地副主任。北京高教学会电子线路研究会副理事长、北京电子学会电子线路学会副理事长。主持或参加10项国家、省部级和4项校级教学改革项目，公开发表教学研究论文20篇。出版统编教材2部，校内讲义6本

<<数字电路实验一体化教程>>

书籍目录

第1章 数字电子技术基础实验 1.1 数字电子技术基础实验目的和意义 1.2 数字电子技术基础实验的一般要求 1.3 基本单元电路实验与测试 1.3.1 数字集成电路概述 1.3.2 集成逻辑门电路参数的测试与应用 1.3.3 组合逻辑电路基本实验 1.3.4 集成触发器的功能测试与应用 1.3.5 时序电路的基本实验 1.3.6 集成定时器555的功能与应用 1.3.7 模数、数模转换电路基本实验 1.3.8 随机存储器基本实验 1.4 数字逻辑电路的检查与测试方法 1.4.1 状态显示检测电路 1.4.2 示波器检测电路第2章 数字电子技术综合设计实验 2.1 数字电子技术设计性综合实验的设计方法 2.2 TTL、HC和HCT集成逻辑门的逻辑功能与参数测试-基础测试性实验 2.3 数字显示电路——组合电路综合设计 2.4 可编程彩灯电路——时序电路综合设计 2.5 通用示波器字符显示电路设计——D/A转换和只读存储器电路综合设计 2.6 可编程时钟控制器——综合设计性课程设计 2.7 数字电子技术综合设计性实验例题第3章 数字电子设计自动化系统实验 3.1 数字可编程系统实验的意义与目的 3.2 可编程逻辑器件的结构与原理 3.3 MAX——Plus II操作指南 3.4 可编程器件数字系统设计方法 3.5 可编程器件综合数字系统实验附录A 电路图形逻辑符号附录B VHDL程序清单参考文献

<<数字电路实验一体化教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>