

<<现代数字电路与逻辑设计>>

图书基本信息

书名：<<现代数字电路与逻辑设计>>

13位ISBN编号：9787810828826

10位ISBN编号：7810828827

出版时间：2007-2

出版时间：北京交大

作者：朱定华

页数：347

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<现代数字电路与逻辑设计>>

内容概要

本书介绍了数字电路的基本理论和经典内容，同时还介绍了数字电子技术的新成果和电路设计的新方法。

本书减少了小规模数字集成电路的内容，突出中、大规模数字集成电路的应用，增加了对电子设计自动化等内容的介绍。

本书共分8章，包括：数字逻辑基础、组合逻辑电路、时序逻辑基础、时序逻辑电路、数字逻辑电路的软件设计、现代数字系统设计、脉冲信号的产生与变换、数模与模数转换器等内容。

本书叙述清楚，重点明确、例题习题多。

为了适应电子技术的最新发展，本书增加了有发展前景的器件和相应的技术内容。

本书可以作为电子、通信、信息、光电、计算机、电力系统及自动化等电类专业和机电一体化、生物技术等非电类专业的一门重要的专业基础教材，也可以供从事电子技术工作的工程技术人员参考。

<<现代数字电路与逻辑设计>>

书籍目录

第1章 数字逻辑基础 1.1 逻辑代数的运算与逻辑电路 1.2 逻辑代数的数学描述 1.3 逻辑函数的化简 1.4 逻辑函数的描述方法及转换 本章小结 习题第2章 组合逻辑电路 2.1 组合电路的概念 2.2 组合电路的基本分析方法和设计方法 2.3 加法器和数值比较器 2.4 编码器和译码器 2.5 数据分配与数据选择器 本章小结 习题第3章 时序逻辑基础 3.1 基本触发器 3.2 同步触发器 3.3 主从触发器 3.4 边沿触发器 3.5 时钟触发器的功能分类及转换 3.6 触发器逻辑功能表示方法及转换 3.7 集成触发器和它的电气特征 本章小结 习题第4章 时序逻辑电路 4.1 时序逻辑电路的基本概念 4.2 同步时序逻辑电路的分析举例 4.3 异步时序逻辑电路的分析举例 4.4 时序电路的设计 4.5 计数器 4.6 中规模集成计数器 4.7 寄存器和半导体存储器 本章小结 习题第5章 数字逻辑电路的软件设计 5.1 Verilog HDL的基本语法规则 5.2 组合逻辑电路的门级建模 5.3 组合逻辑电路的行为级建模 5.4 锁存器和触发器的Verilog HDL建模实例 本章小结 习题第6章 现代数字系统设计第7章 脉冲信号的产生与变换第8章 数模与模数转换器部分习题答案参考文献

<<现代数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>