

<<数字系统设计实验教程>>

图书基本信息

书名：<<数字系统设计实验教程>>

13位ISBN编号：9787811020397

10位ISBN编号：7811020394

出版时间：2004-5

出版时间：东北大学出版社

作者：杜玉远，李景华主

页数：205

字数：3300000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字系统设计实验教程>>

### 内容概要

随着电子技术的迅猛发展和可编程ASIC的设计技术的日趋完善，数字电路系统的设计也取得了长足的进步。

为了更好地配合数字系统设计课程和可编程逻辑器件及EDA技术课程的实验教学和课程设计的需求，我们编写了本书。

本书以实践教学为目的，以设计入门为基础，以综合性和设计性为重点，涵盖了数字系统设计及相关课程所需求的实验和设计内容。

对每个设计题目，都按说明原理、概括方法、提供部分参考设计的思路编撰，以求起到抛砖引玉的作用，收到培养学生的独立思考能力和充分发挥学生创造性的效果。

本书详细地给出了验证性和综合设计性实验的实验目的、实验原理和实验要求及相应的设计例程。另外，介绍了目前较为流行的单机板的可编程 ASIC 开发的软件系统 ISE 5.x和 MAXPLUS 实验系统使用方法和硬件实验系统的组成结构和使用方法。

## &lt;&lt;数字系统设计实验教程&gt;&gt;

## 书籍目录

第一章 绪论 1.1 概述 1.2 可编程ASIC器件简介 1.3 数字系统设计开发系统选择 1.4 数字系统设计实验系统选择 1.5 数字系统设计EDA开发流程 1.6 数字系统设计实验学时和内容安排

第二章 常用数字逻辑单元实验 实验一 编码电路设计实验 实验二 译码电路设计实验 实验三 数据选择器设计实验 实验四 触发器和计数器设计实验 实验五 状态机设计实验 实验六 三态总线输入输出控制实验 实验七 加法器设计实验 实验八 移位寄存器设计实验 实验九 存储器设计仿真实验 实验十 简易数字钟设计实验

第三章 综合设计性实验 实验一 有符号多位乘法器设计实验 实验二 有符号多位除法器设计实验 实验三 PCM采编器设计实验 实验四 2FSK/2PSK信号产生器设计实验 实验五 抢答器设计实验 实验六 交通灯控制器设计实验 实验七 数字频率计设计实验 实验八 数字钟设计实验 实验九 可编程并行通信接口芯片8255设计实验 实验十 可编程定时器/计数器8253设计实验 实验十一 点阵式LED显示控制系统设计实验 实验十二 简易计算器设计实验 实验十三 简易逻辑分析仪设计实验 实验十四 数字信号发生器设计实验 实验十五 简易CPU设计实验

第四章 Foundation ISE 开发系统 4.1 Foundation ISE 5.X 开发系统简介 4.2 Foundation ISE 5.X 开发系统设计入门 4.3 Foundation ISE 5.X 系统设计技巧

第五章 MAX+plus 开发系统 5.1 MAX+plus 开发系统简介 5.2 MAX+plus 开发系统设计入门 5.3 MAX+plus 系统设计技巧

第六章 多功能EDA-V型实验系统 6.1 概述 6.2 EDA-V型系统主要构成 6.3 系统使用说明 6.4 可编程模拟器件PAC20子板

<<数字系统设计实验教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>