

<<零起点学单片机与CPLD/FPGA>>

图书基本信息

书名：<<零起点学单片机与CPLD/FPGA>>

13位ISBN编号：9787811240061

10位ISBN编号：7811240068

出版时间：2007-4

出版时间：7-81124

作者：杨恒

页数：336

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<零起点学单片机与CPLD/FPGA>>

内容概要

本书系统地介绍了51系列单片机与CPLD / FPGA等嵌入式技术的发展历程、指令集及其软件系统，以51系列单片机以及Altera公司的CPLD / FPGA 芯片为例，结合延时控制蜂鸣器、I2C、LED显示、键盘、LCD液晶、洗衣机控制系统、电机控制和电子闹钟系统等设计实例，由浅入深地讲述了应用单片机与CPLD / FPGA进行电子设计的方法，并介绍了单片机与CPLD / FPGA 的接口与通信模块的设计实践。

书中的电路图和源程序已经过实验验证，读者可直接应用于自己的设计中。

本书配光盘1张，内含本书部分章节的源代码、实验指导源代码以及部分工具软件。

本书的特点是强调实用性和先进性，力求通俗易懂，同时又包含了作者的一些最新研发成果。

本书适合计算机、电子、控制及信息等相关专业的大中专学生、职业学校学生及广大电子设计制作爱好者使用。

书籍目录

第1章 嵌入式系统概述 1.1 嵌入式系统简介 1.2 单片机简介 1.3 单片机系统开发流程第2章 AT89S51单片机的硬件结构 2.1 单片机的内部结构 2.2 单片机的引脚功能 2.3 单片机的中央处理器 2.4 单片机的存储器结构 2.5 单片机的I/O口 2.6 单片机的时序与复位 2.7 单片机的工作方式及工作原理第3章 指令系统及汇编程序设计 3.1 单片机指令系统概述 3.2 单片机寻址方式 3.3 指令系统分类 3.4 汇编语言的伪指令 3.5 汇编语言程序设计及实用程序举例 3.6 各类指令的中英文对照第4章 单片机内部资源及应用 4.1 单片机系统的中断系统 4.2 单片机系统的定时器/计数器 4.3 单片机系统的串行通信第5章 CPLD/FPGA的组成结构与应用 5.1 Altera器件简介与选型 5.2 CPLD/FPGA的组成结构及区别 5.3 系统模型与基本电路的VHDL语言描述第6章 AT89S51单片机系统资源扩展 6.1 单片机的总线与编址 6.2 存储器的扩展 6.3 程序存储器的扩展 6.4 数据存储器的扩展 6.5 单片机系统I/O接口的扩展第7章 单片机硬件软件综合系统开发 7.1 单片机最小系统的构建 7.2 单片机软件系统开发第8章 基于Quartus的CPLD/FPGA数字系统设计 8.1 Quartus II软件支持的几种开发流程 8.2 Quartus 开发FPGA/CPLD的设计过程 8.3 Quartus 开发FPGA/CPLD的设计实例 8.4 基于Quartus 参数化宏单元的数字电路设计 8.5 基于Quartus 的接口驱动电路的设计 8.6 Altera系统级SOPC的开发第9章 SeaMCU综合实验系统开发第10章 电子时钟系统设计第11章 计算器系统设计第12章 单片机与FPGA之间的通信第13章 能力拓展附录A MCS-51单片机指令速查表附录B ASCII码字符表附录C SeaMCU5.0单片机综合仿真实验系统附录D SeaMCU5.0单片机开发系统原理图参考文献IDETCO大学计划简介

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>