第一图书网, tushu007.com

<<数字电路与数字逻辑>>

图书基本信息

书名：<<数字电路与数字逻辑>>

13位ISBN编号：9787811240146

10位ISBN编号：7811240149

出版时间：2007-7

出版时间：北京航空航天大学

作者：张虹 编

页数：299

字数：437000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

为适应电子信息时代的新形式和应用型本科院校培养应用型人才的迫切需要，通过教学改革与实践，作者编写了这本《数字电路与数字逻辑》。

本教材知识全面，深入浅出，通俗易懂；在保证理论知识够用的同时，注重理论联系实际，培养学生各方面的能力。

全书共分10章：逻辑代数基础，逻辑门电路，组合逻辑电路，触发器，时序逻辑电路，脉冲波形的产生与整形，数/模、模/数转换电路，存储器和可编程逻辑器件，数字电路应用举例，EDA技术与VHDL。

各章均配有经典例题和习题，书后附有习题答案。

本教材适于作为高等院校计算机、电子、通信、机电一体化等专业本科和专科的教科书，也可作为自学考试和电子技术工程人员的自学用书。

本教材总学时为54～72学时（不含实验），专科可在此基础上适当增加学时。

第一图书网, tushu007.com

<<数字电路与数字逻辑>>

书籍目录

第1章 逻辑代数基础 1.1 概述 1.2 数制 1.3 码制和常用编码 1.4 逻辑代数 1.5 逻辑函数的表示方法及其相互转换 1.6 逻辑代数的基本公式、定律和规则 1.7 逻辑函数的化简 本章小结 习题1第2章 逻辑门电路 2.1 半导体器件的开关特性 2.2 分立元件门电路 2.3 集成TTL门电路 2.4 集成MOS门电路 本章小结 习题2第3章 组合逻辑电路 3.1 组合逻辑电路概述 3.2 常用中规模集成组合逻辑电路 3.3 组合电路中的竞争冒险 本章小结 习题3第4章 触发器 4.1 触发器概述 4.2 基本触发器 4.3 同步触发器 4.4 主从触发器 4.5 边沿触发器 4.6 不同类型时钟触发器间的转换 4.7 集成触发器简介 本章小节 习颢4第5章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 计数器 5.3 寄存器 5.4 顺序脉冲发生器 5.5 时序逻辑电路的设计 本章小节 习题5第6章 脉冲波形的产生与整形 6.1 概述 6.2 555定时器 6.3 单稳态触发器 6.4 多谐振荡器 6.5 施密特触发器 本章小结 习题6第7章 数/模、模/数转换电路 7.1 D/A转换器 7.2 A/D转换器 本章小结 习题7第8章 存储器和可编程逻辑器件 8.1 概述 8.2 存储器及其应用 8.3 可编程逻辑器件PLD 本章小结 习题8第9章 数字电路应用举例第10章 EDA技术与VHDL习题参考答案参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com