

<<硬件描述语言Verilog>>

图书基本信息

书名：<<硬件描述语言Verilog>>

13位ISBN编号：9787900635365

10位ISBN编号：790063536X

出版时间：2001-8

出版时间：清华大学出版社

作者：刘明业

页数：304

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<硬件描述语言Verilog>>

内容概要

Thomas和Moorby合写的《硬件描述语言Verilog》已经成为Verilog标准的参考书。

这次修订的入门辅导部分通过示例讲述了该语言。这些示例表现了几种重要的描述风格，包括：结构模型、用于逻辑综合的组合电路和时序电路的行为模型、FSM数据通道模型以及周期精确的描述。行为综合是新添加的一章，讲述了怎样使用这些方式来实现周期精确的描述。

对那些有兴趣描述、模拟和综合数字系统的工程师和学生来说，《硬件描述语言Verilog》（第四版）是一本很有价值的参考书。

本书是为大学课程编写的。描述风格的介绍顺序符合典型的入门课程的要求（结构的、可综合的、FSM数据通道的、周期精确的）。本书有一个像学习手册一样的附录。为了有助于体系结构课程的教学，书中还给出了一个简单流水线处理器的模型。

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>